

A6pci8026

インテル 統合プロセッサEP80579 CPUボード

各種機能を統合したSoC(System on Chip) EP80579を搭載

ECC対応DDR2 SO-RDIMM(最大2GB)

SXGA解像度のグラフィックス

10/100/1000BASE-Tイーサネット×3

SATAインタフェース×1

PMC×1スロット

シリアルポート×1

USBインタフェース×2

システムスロット/ペリフェラルスロット兼用



インテル統合プロセッサEP80579 CPUボード

■ 概 要 ■

A6pci8026は、インテルEP80579を搭載したCompactPCI対応6UサイズのCPUボードです。EP80579は、CPUコアにメモリコントローラ、I/Oコントローラ等、各種機能を統合したSoC (System on Chip) です。

CPUコアはPentiumMをベースとするプロセッサで、1.2GHzで動作します。メインメモリはPC2-4200対応のSO-RDIMMです。メモリの最大容量は2GBバイトで、72ビット中の1ビット化けを自動訂正するECCに対応しています。

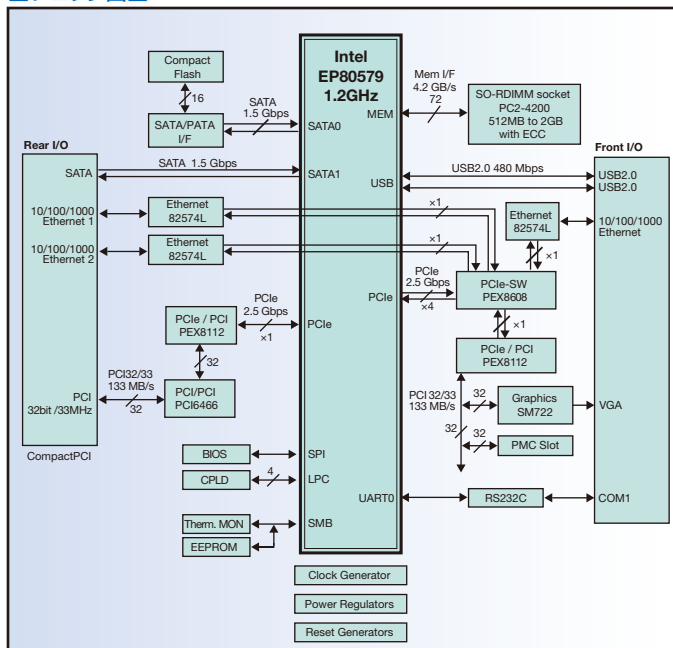
システムスロット・ペリフェラルスロットのどちらのスロットでも使用可能なCompactPCIに加え、リアにギガビットイーサネットを2ポート、シリアルATAを1ポートサポートしています。

その他、オンボードにCompactFLASHスロットを1基、PMCを1スロット、フロントパネルにはシリアルポート、ギガビットイーサネット、VGAを各1ポート、USB2.0を2ポート備えています。



※メモリモジュール及びCompactFLASHは付属していません。

■ ブロック図 ■



■ 仕 様 ■

CPU	プロセッサ 内部動作周波数 L1キャッシュ L2キャッシュ	インテル EP80579 Integrated Processor 1.2GHz データ用32kB、命令用32kB 256kB
メモリ	メインメモリ ブートROM シリアルEEPROM	ECC対応DDR2-533 SO-RDIMM、max2GB 2MB SPI Flash 2kb I2C EEPROM
フロントパネル I/O	グラフィックス イーサネット シリアルポート USB	SXGA (1280×1024) 10/100/1000 BASE-T ×1 TIA/EIA-232E規格、調歩同期、 D-sub9ピンオスコネクタ ×1 USB 2.0 ×2
オンボードI/O	CompactFLASH PMC	CF+ and CompactFLASH Specification Rev2.1 (CompactFLASHは本製品に付属していません) 32ビット 33MHz VIO=3.3Vシングルサイズ ×1
リアI/O	準拠規格 イーサネット シリアルATA	PICMG2.16 R1.0 Specification 10/100/1000 BASE-T ×2 SerialATA1.0a ×1
CompactPCI	準拠規格 ボード種別 PCIバス	PICMG 2.0 R3.0 Specification システムスロット/ペリフェラルスロット兼用 32bit/33MHz, VIO=5/3.3V
電源電圧		DC5V±5%
消費電流		未定
外形寸法		6U・シングルスロット幅

※記載されている会社名及び製品名は、それぞれ各社の商標または登録商標です。 ※仕様、外観等は性能向上のため予告なく変更することがありますのでご了承ください。



お問合せコール

03-5294-1731 (086-245-2861)



お問合せメール

sales@advanet.co.jp



お問合せホームページ

www.advanet.co.jp



※ホームページにて、各ボードの最新マニュアル/付属FDがダウンロードできます。



安全に関するご注意

●正しく安全にお使いいただくため、ご使用前に必ず「取扱説明書」をよくお読みください。
●水、湿気、油、ほこり、油煙等の多い場所に設置しないでください。火災、故障、感電などの原因となる場合があります。

総販売代理店



ISO9001
認証取得
4016-1995-AQ-KOB-RvA



ISO14001
認証取得
1426-1999-AE-KOB-RvA
※スビリット21



ISO27001
認証取得
01681-2006-AIS-KOB-JIPDEC